

# VST/VSD1-Bxxxx 系列

1W, DC-DC 模块电源

## 产品描述

VST/VSD1-Bxxxx 系列产品是 2:1 输入，常规电压输出的隔离 1W DC-DC 产品。该产品为超小体积 DIP/SMD 封装，满足  $-40^{\circ}\text{C}$  to  $+85^{\circ}\text{C}$  工作温度，并且具有可持续短路保护功能。超小尺寸，使得该变换器成为在通信设备、仪器仪表和工业电子应用中的理想解决方案。



## 产品特点

- 超小型 DIP/SMD 封装
- 宽输入电压范围：2:1
- 工作温度范围： $-40^{\circ}\text{C}$  to  $+85^{\circ}\text{C}$
- 隔离电压：1500VDC
- 可持续短路保护
- 国际标准引脚方式

## 应用领域

- 通信设备
- 仪器仪表
- 工业电子

## 选型表

认证	产品型号	输入电压(VDC)		输出		纹波&噪声 <sup>②</sup> (mVp-p) Typ./Max.	满载效率(%) Min./Typ.	最大容性负载 ( $\mu\text{F}$ )
		标称值 (范围值)	最大值 <sup>①</sup>	电压 (VDC)	电流(mA) Max./Min.			
-	VST/VSD1-B1203	12 (9-18)	20	3.3	303/15	100/150	73/75	2700
	VST/VSD1-B1205			5	200/10		75/77	2200
	VST/VSD1-B1212			12	83/4		77/79	1000
	VST/VSD1-B1215			15	67/3		78/80	680
	VST/VSD1-B1224			24	42/2		74/76	470
	VST/VSD1-B2403	24 (18-36)	40	3.3	303/15	50/100	73/75	2700
	VST/VSD1-B2405			5	200/10		75/77	2200
	VST/VSD1-B2412			12	83/4		76/78	1000
	VST/VSD1-B2415			15	67/3		76/78	680
	VST/VSD1-B2424			24	42/2		75/77	470

注：

- ① 输入电压不能超过此值，否则可能会造成永久性不可恢复的损坏；
- ② 纹波&噪声指标测试条件为标称输入电压 5%-100%负载范围，纹波和噪声的测试方法采用靠测法；
- ③ 产品图仅供参考，具体以实物为准。

### 产品特性

产品特性	项目	工作条件	Min.	Typ.	Max.	单位	
输入特性	输入电流 (满载/空载)	12VDC 输入电压	--	111/15	114/30	mA	
		24VDC 输入电压	--	55/6	57/10		
	反射纹波电流	12VDC 输入电压	--	40	--		VDC
		24VDC 输入电压	--	55	--		
	输入冲击电压 (1sec. max.)	12VDC 输入电压	-0.7	--	25	VDC	
		24VDC 输入电压	-0.7	--	50		
	启动电压	12VDC 输入电压	--	--	9		VDC
		24VDC 输入电压	--	--	18		
输入滤波器类型	电容滤波						
热插拔	不支持						
输出特性	输出电压精度	5%-100%负载, 输入电压范围		--	±1	±3	%
	空载输出电压精度	输入电压范围	3.3V 输出	--	±5	±7	
			其他输出电压	--	±1.5	±5	
	线性调节率	满载, 输入电压从低电压到高电压		--	±0.2	±0.5	
	负载调节率	从 5%-100%的负载		--	±0.5	±1	%
	瞬态恢复时间	25%负载阶跃变化		--	1	3	ms
	瞬态响应偏差	25%负载阶跃变化		--	±2.5	±5	%
	温度漂移系数	满载		--	--	±0.03	%/°C
短路保护	可持续短路, 自恢复						
通用特性	隔离电压	输入-输出, 测试时间 1 分钟, 漏电流小于 1mA		1500	--	--	VDC
	绝缘电阻	输入-输出, 绝缘电压 500VDC		1000	--	--	MΩ
	隔离电容	输入-输出, 100KHz/0.1V		--	100	--	pF
	工作温度	见图 1		-40	--	+85	°C
	存储温度			-55	--	+125	
	引脚耐焊接温度 <sup>①</sup>	手工焊接, 焊点距离外壳 1.5mm, 10 秒		--	--	300	
		波峰焊焊接, 最大 10 秒		255	260	265	
	回流焊温度			峰值温度 Tc ≤ 245°C, 217°C 以上时间最大为 60 s, 实际应用请参考 IPC/JEDEC J-STD-020D.1 标准			
	存储湿度	无凝结		--	--	95	%RH
	开关频率 (PFM 工作模式)	满载, 标称输入电压		--	300	--	KHz
平均无故障时间 (MTBF)	MIL-HDBK-217F@25°C		1000	--	--	K hours	
物理特性	外壳材料	黑色阻燃耐热塑料					
	封装尺寸	VSD1-Bxxxx	14.00 x 14.00 x 9.00 mm				
		VST1-Bxxxx	15.00 x 14.00 x 9.10 mm				
	重量	2.2g(Typ.)					
冷却方式	自然空冷						

注: ①引脚耐焊接温度非烙铁实际设定温度, 为良好焊接焊点所需的温度。客户实际设定温度需根据 PCB 厚度、覆铜大小差异, 烙铁功率、烙铁头选择不同综合设定。

### EMC 特性

EMI	传导骚扰	CISPR32/EN55032 CLASS B (推荐电路见图 3-②)			
	辐射骚扰	CISPR32/EN55032 CLASS B (推荐电路见图 3-②)			
EMS	静电放电	IEC/EN61000-4-2	Contact ±6KV		perf. Criteria B
	辐射抗扰度	IEC/EN61000-4-3	10V/m		perf. Criteria A
	脉冲群抗扰度	IEC/EN61000-4-4	±2KV (推荐电路见图 3-①)		perf. Criteria B
	浪涌抗扰度	IEC/EN61000-4-5	line to line ±2KV (推荐电路见图 3-①)		perf. Criteria B

### 产品特性曲线

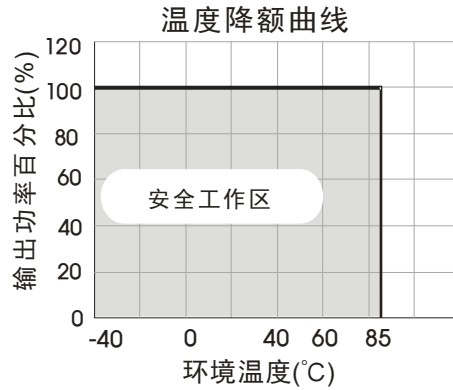
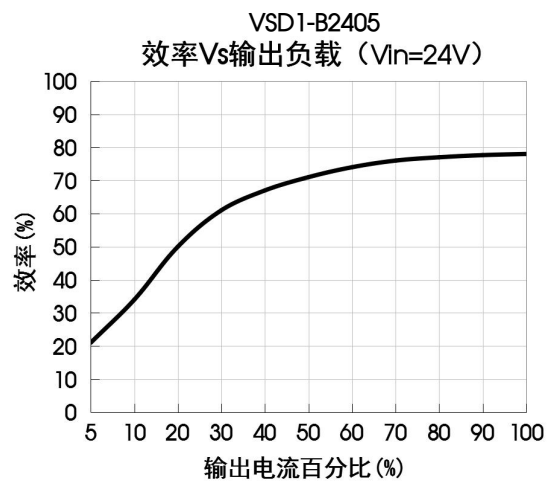
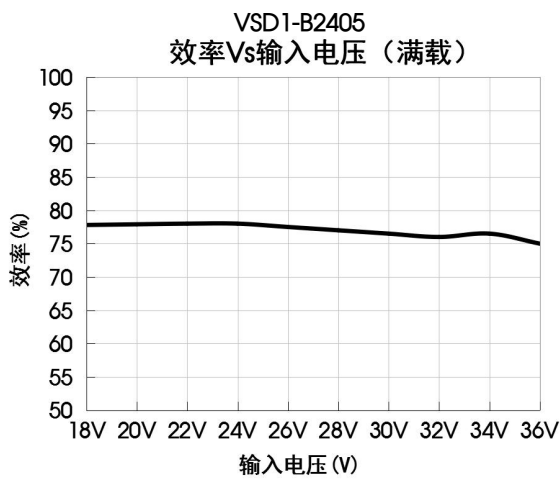
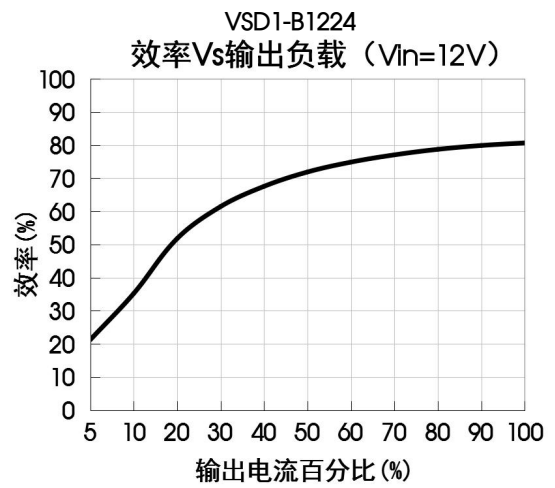
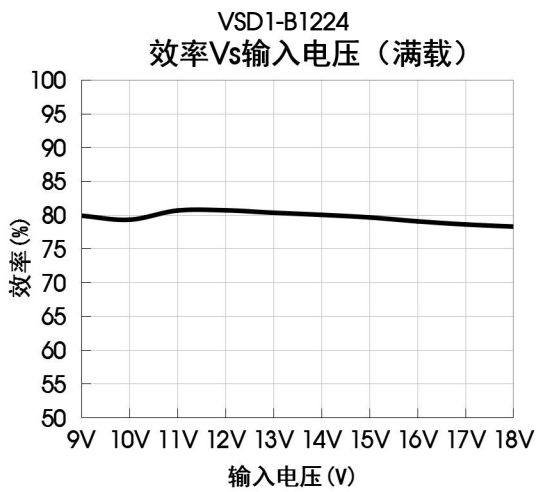


图 1



### 设计参考

#### 1. 典型应用电路

所有该系列的 DC-DC 转换器在出厂前，都是按照（图 2）推荐的测试电路进行测试的。

若要求进一步减少输入输出纹波和噪声，可将输入输出外接电容  $C_{in}$ 、 $C_{out}$  加大，在输入 GND 与输出 0V 间接一个 Y 电容，或选用串联等效阻抗值小的电容，但容值不能大于该产品的最大容性负载。

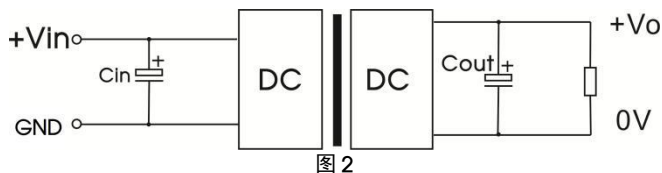


图 2

Vin(VDC)	12	24
Cin	47uF/25V	47uF/50V

Vo(VDC)	3.3、5	12、15、24
Cout	100uF/6.3V	27uF/35V

#### 2. EMC 解决方案——推荐电路

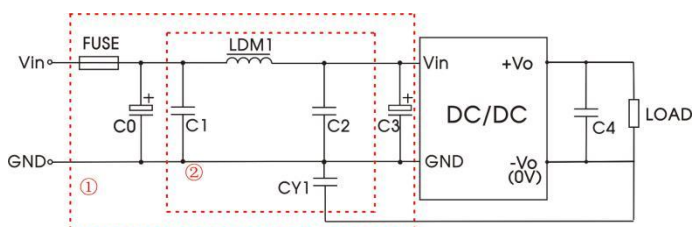


图 3

注：图 3 中第①部分用于 EMS 测试；第②部分用于 EMI 滤波，可依据需求选择。

参数说明：

型号	Vin:12VDC	Vin:24VDC
FUSE	慢熔断保险丝，根据客户实际输入电流选择	
C0	1000uF/25V	680uF/50V
C1	4.7uF/50V	
LDM1	15uH	
C2	4.7uF/50V	
C3	330uF/50V	
CY1	1nF/2KV	
C4	参考图 2 中 Cout	

#### 3. 输入电流

当使用不稳定的电源供电时，请确保电源的输出电压波动范围和纹波电压并无超出模块本身的指标。输入电源的输出电流必须足够应付该 DC/DC 模块的瞬时启动平均电流  $I_{ave}$ （见图 4）。

一般：Vin=12V 系列  $I_{ave} = 205mA$

Vin=24V 系列  $I_{ave} = 104mA$

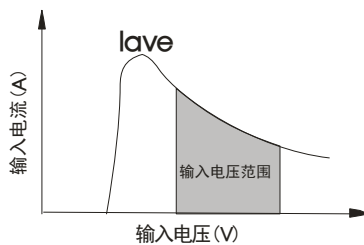


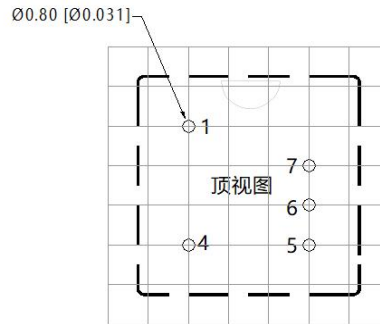
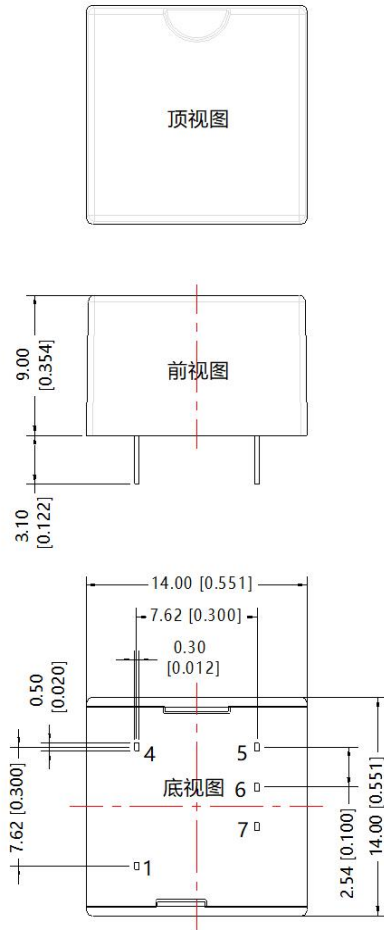
图 4

#### 4. 输出负载要求

使用时，模块输出最小负载不能小于额定负载的 5%。以符合本技术手册的性能指标，请在输出端并联一个 5% 的假负载，假负载一般为电阻，请注意电阻需降额使用。

### VSD1-Bxxxx 外观尺寸、建议印刷版图

第三角投影



注：栅格距离 2.54\*2.54mm

引脚方式

引脚	功能
1	GND
4	Vin
5	+Vo
6	NC
7	0V

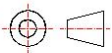
注：

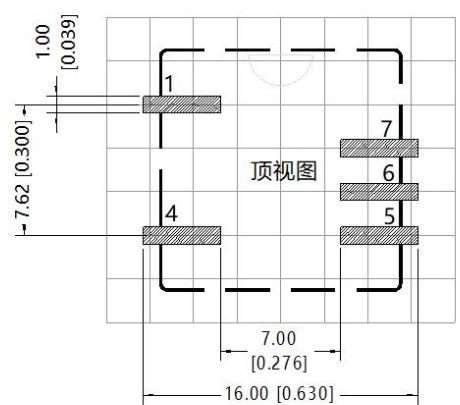
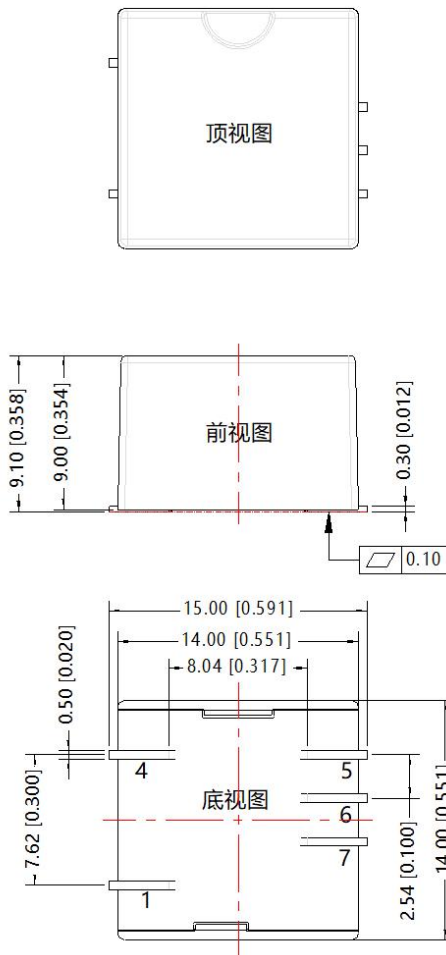
尺寸单位：mm[inch]

端子截面公差： $\pm 0.10 [\pm 0.004]$

未标注公差： $\pm 0.50 [\pm 0.020]$

### VST1-Bxxxx 系列外观尺寸、建议印刷版图

第三角投影 



注：栅格距离 2.54\*2.54mm

引脚方式	
引脚	功能
1	GND
4	Vin
5	+Vo
6	NC
7	0V

注：  
 尺寸单位：mm[inch]  
 端子截面公差：±0.10[±0.004]  
 未标注公差：±0.50[±0.020]

注：

1. 包装包编号：58210208V；
2. 建议在 5%以上负载使用，如果低于 5%负载，则产品的纹波指标可能超出规格，但是不影响产品的可靠性；
3. 最大容性负载均在输入电压范围、满负载条件下测试；
4. 除特殊说明外，本手册所有指标都在  $T_a=25^{\circ}\text{C}$ ，湿度<75%RH，标称输入电压和输出额定负载时测得；
5. 本手册所有指标测试方法均依据本公司企业标准；
6. 产品涉及法律法规：见“产品特点”、“EMC 特性”；
7. 我司产品报废后需按照 ISO14001 及相关环境法律法规分类存放，并交由有资质的单位处理。