

1W, 定电压输入, 隔离非稳压单路输出

### 产品描述

DLT1-F05xx 系列产品是专门针对板上电源系统中需要产生一组与输入电源隔离的电压的应用场合而设计的。该产品适用于: 纯数字电路,一般低频模拟电路,继电器驱动电路,数据交换电路等。







### 产品特点

- 可持续短路保护
- 空载输入电流低至 5mA
- 工作温度范围: -40℃ to +105℃
- 效率高达 85%
- 小型 SMD 封装
- 隔离电压 3000 VDC
- 国际标准引脚方式

#### 应用领域

- 纯数字电路
- 一般低频模拟电路
- 继电器驱动电路场合
- 电压隔离转换

### 选型表

	产品型号	输入电压(VDC)	输	ì出	满载效率 <b>(%)</b>	最大容性负载 (µF)
认证		标称值 (范围值)	电压(VDC)	电流 (mA) Max./Min.	/两载双华(%) Min./Typ.	
	DLT1-F0503	5 (4.5-5.5)	3.3	303/30	70/74	2400
	DLT1-F0505		5	200/20	78/82	2400
ENI/DO ENI	DLT1-F0509		9	111/12	79/83	1000
EN/BS EN	DLT1-F0512		12	84/9	79/83	560
	DLT1-F0515		15	67/7	79/83	560
	DLT1-F0524		24	42/4	81/85	220

网址: www.atazpower.com



1W, 定电压输入, 隔离非稳压单路输出

### 产品特性

一品特性							
产品特性	项目	I	作条件	Min.	Тур.	Max.	单位
输入特性		3.3VDC/5VDC 输出			270/5		
	输入电流(满载/空载)	9VDC/12VDC 输出			241/12		
	1137 7 2556 111-5450 = 4307	15VDC/24VDC 输出			241/18		mA
	反射纹波电流				15		
	冲击电压(1sec. max.)			-0.7		9	VDC
	输入滤波器类型				电容	滤波	
	热插拔			不支持			
	输出电压精度				见误差包络曲线图(图 1)		
			3.3VDC 输出		_	1.5	
	线性调节率	输入电压变化±1%	其他输出		_	1.2	
			3.3VDC 输出	_	15	20	%
		10%-100% 负载	5VDC 输出	_	10	15	
			9VDC 输出		8	10	
输出特性	负载调节率		12VDC 输出		7	10	
			15VDC 输出	_	6	10	
			24VDC 输出	_	5	10	
		20MHz 带宽	其他输出		30	75	mVp-p
	纹波&噪声* 2		24VDC 输出	-	50	100	
	温度漂移系数	100% 负载			±0.02		%/℃
	短路保护				可持续,	自恢复	
	隔离电压	输入-输出,测试时间	l 分钟,漏电流小于 1mA	3000		-	VDC
	绝缘电阻	输入-输出,绝缘电压 5	500VDC	1000		_	ΜΩ
	隔离电容	输入-输出,100kHz/0.	1V	_	20	_	pF
	工作温度	温度≥85℃降额使用(	(见图 1)	-40		105	
	存储温度			-55		125	
			3.3VDC 输出	-	25	-	°C
通用特性	工作时外壳温升	Ta=25°C	其他输出	-	15	-	1
	存储湿度	无凝结		-		95	%RH
	回流焊温度*			峰值温度	Tc≤245°C, 2°	17℃以上时间	  最大为 6
		100% 负载, 标称输入	电压	_	270	-	kHz
	平均无故障时间(MTBF)	MIL-HDBK-217F@25℃		3500	-		k hou
	潮敏等级(MSL)	IPC/JEDEC J-STD-020E		等组	及 1		
	外壳材料	黑色阻燃耐热塑料(U	L94V-0)				
╫ <del>┈</del> ┼ ╀	封装尺寸	15.24 x 11.40 x 7.25 m	nm				
物理特性	特性 重量 1.3g(Typ.)						
	冷却方式	自然空冷					

网址: www.atazpower.com

①纹波和噪声的测试方法采用平行线测试法。

②实际应用请参考 IPC/JEDEC J-STD-020D.1 标准。

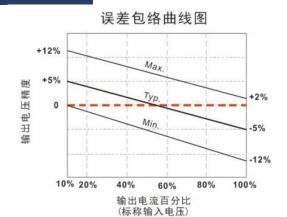


1W, 定电压输入, 隔离非稳压单路输出

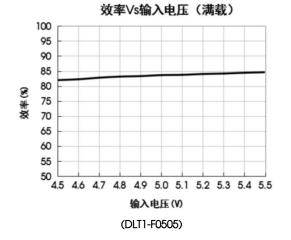
## EMC 特性

电磁敏感度	福射骚扰 静电放电	CLASS B(推荐电路见图 4) Air ±8kV, Contact ±4kV	perf. Criteria B
电磁干扰(EMI)	传导骚扰	CLASS B (推荐电路见图 4)	

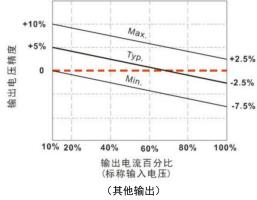
## 产品特性曲线



(3.3VDC 输出)

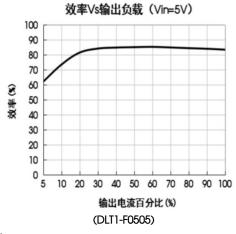


Max

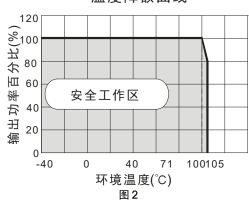


误差包络曲线图

冬 1



温度降额曲线





1W, 定电压输入, 隔离非稳压单路输出

# 应用设计参考

#### 1.典型应用

若要求进一步减少输入输出纹波,可在输入输出端连接一个电容滤波网络,应用电路如图 3 所示。

但应注意选用合适的滤波电容。若电容太大,很可能会造成启动问题。对于每一路输出,在确保安全可靠工作的条件下,推荐容性负载值详见表 1。

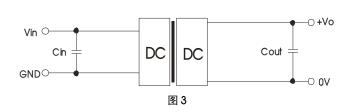


表 1: 推存谷性负载值表			
Vin	Cin	Vo	Cout
5VDC		3.3/5VDC	10µF/10V
		9VDC	4.7µF/16V
	4.7µF/16V	12VDC	2.2µF/25V
		15VDC	1µF/25V
		24VDC	0.47µF/50V

#### 2.EMC 解决方案——推荐电路

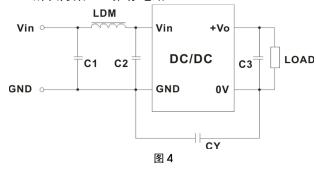


表 2: EMC 推荐电路参数值表

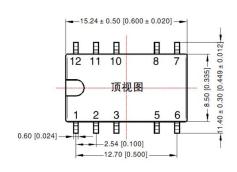
输出电压		3.3/5/9VDC	12/15/24VDC	
	C1/C2	4.7µF /25V	4.7µF /25V	
EMI	CY		1nF /4kVDC VISHAY HGZ102MBP TDK CD45-E2GA102M-GKA	
	СЗ	参考表 1 中 Cout 参数		
	LDM	6.8µH		

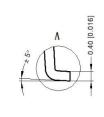
注:若实际使用过程中,对 EMI 要求很高,建议添加 CY 电容。

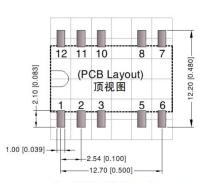


### 1W, 定电压输入, 隔离非稳压单路输出

### 外观尺寸、建议印刷版图







第三角投影 💮

前视图

注: 栅格距离为2.54\*2.54mm

引脚方式				
引脚	功能			
1	GND			
2	Vin			
5	OV			
6	NC			
8	+Vo			
其他	NC			
	_			

NC: 不能与任何外部电路连接

#### 注:

尺寸单位: mm[inch]

端子截面公差: ±0.10[±0.004] 未标注公差: ±0.25[±0.010]

#### 注:

- 1. 包装包编号: 58210203V;
- 2. 若产品工作于最小要求负载以下,则不能保证产品性能均符合本手册中所有性能指标;
- 3. 最大容性负载均在输入电压范围、满负载条件下测试;
- 4. 除特殊说明外,本手册所有指标都在 Ta=25℃,湿度<75%RH,标称输入电压和输出额定负载时测得;
- 5. 本手册所有指标测试方法均依据本公司企业标准;
- 6. 产品涉及法律法规:见"产品特点"、"EMC特性";
- 7. 我司产品报废后需按照 ISO14001 及相关环境法律法规分类存放,并交由有资质的单位处理。