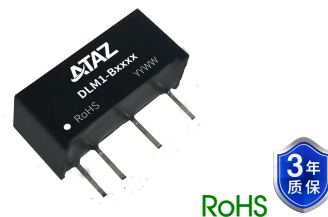


DLM1-Bxxxx 系列

DC/DC 模块电源

产品描述

DLM1-Bxxxx 系列产品是专门针对板上电源系统中需要产生一组与输入电源隔离的电压的应用场合而设计的。



产品特点

- 可持续短路保护
- 空载输入电流低至 8mA
- 工作温度范围: -40°C to $+105^{\circ}\text{C}$
- 效率高达 80%
- 隔离电压 1500VDC
- 国际标准引脚方式

应用领域

- 纯数字电路
- 一般低频模拟电路
- 继电器驱动电路
- 数据交换电路

选型表

认证	产品型号	输入电压(VDC)	输出		满载效率(%) Min./Typ.	最大容性负载 (μF)
		标称值 (范围值)	电压 (VDC)	电流 (mA) Max./Min.		
—	DLM1-B0505	5 (4.5-5.5)	5	200/20	70/74	2400
	DLM1-B1205	12 (10.8-13.2)	5	200/20	76/80	2400

DLM1-Bxxxx 系列

DC/DC 模块电源

产品特性

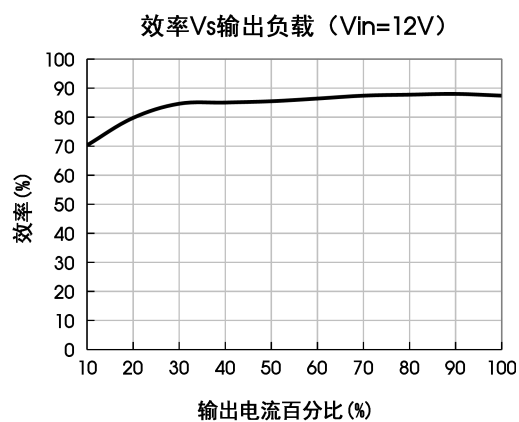
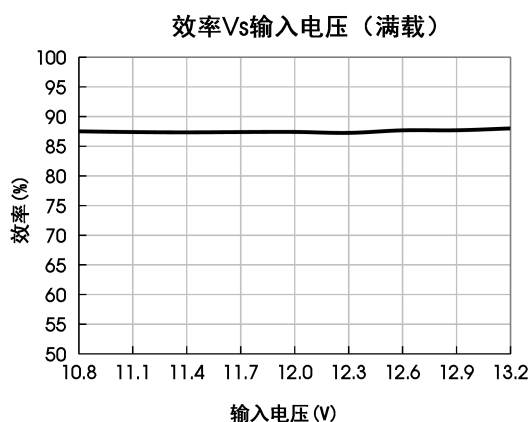
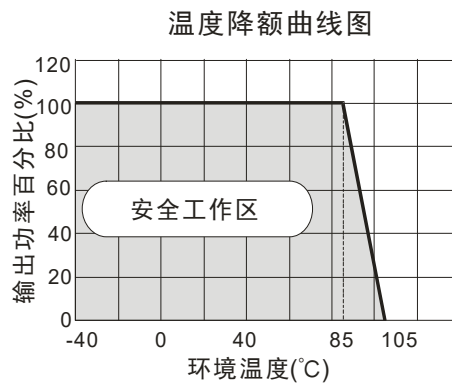
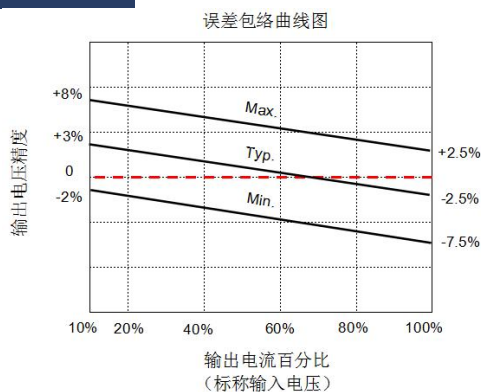
产品特性	项目	工作条件		Min.	Typ.	Max.	单位
输入特性	输入电流（满载/空载）	05VDC 输入		--	271/8	286/—	mA
		12VDC 输入		--	105/8	110/—	
	反射纹波电流			--	15	--	
	冲击电压(1sec. max.)	12VDC 输入		-0.7	--	18	VDC
	输入滤波器类型			电容滤波			
	热插拔			不支持			
输出特性	输出电压精度			见误差包络曲线图（图 1）			
	线性调节率	输入电压变化±1%		--	--	±1.2	--
	负载调节率	10% 到 100% 负载		--	7	15	%
	纹波&噪声*	20MHz 带宽	05VDC 输入	--	30	75	mVp-p
			12VDC 输入	--	50	100	
	温度漂移系数	满载		--	±0.02	--	%/℃
	短路保护			可持续短路，自恢复			
通用特性	隔离电压	输入-输出，测试时间 1 分钟，漏电流小于 1mA		1500	--	--	VDC
	绝缘电阻	输入-输出，绝缘电压 500VDC		1000	--	--	M Ω
	隔离电容	输入-输出，100kHz/0.1V		--	20	--	pF
	工作温度	温度≥85℃降额使用（见图 2）		-40	--	105	℃
	存储温度			-55	--	125	
	工作时外壳温升	Ta=25℃		--	25	--	
	引脚耐焊接温度	焊点距离外壳 1.5mm,10 秒		--	--	300	
	存储湿度	无凝结		5	--	95	%RH
	振动			10-150Hz, 5G, 0.75mm. along X, Y and Z			
	开关频率	满载，标称输入	05VDC 输入	--	300	--	kHz
			12VDC 输入	--	260	--	
	平均无故障时间（MTBF）	MIL-HDBK-217F@25℃		3500	--	--	k hours
物理特性	外壳材料	黑色阻燃耐热塑料（UL94 V-0）					
	封装尺寸	16.50 x 6.00 x 7.50 mm					
	重量	1.3g(Typ.)					
	冷却方式	自然空冷					

注：*纹波和噪声的测试方法采用平行线测试法。

EMC 特性

EMI	传导骚扰	CISPR32/EN55032 CLASS B（推荐电路见图 4）				
	辐射骚扰	CISPR32/EN55032 CLASS B（推荐电路见图 4）				
EMS	静电放电	IEC/EN61000-4-2 Air $\pm 8\text{kV}$, Contact $\pm 6\text{kV}$				per. Criteria B

注：参照图 4 推荐电路测试。



设计参考

1. 典型应用

①若要求进一步减少输入输出纹波, 可在输入输出端连接一个电容滤波网络, 应用电路如图 3 所示。

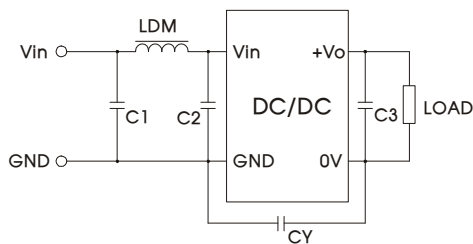
②但应注意选用合适的滤波电容。若电容太大, 很可能会造成启动问题。对于每一路输出, 在确保安全可靠工作的条件下, 推荐容性负载值详见表 1。



推荐容性负载值表 (表 1)

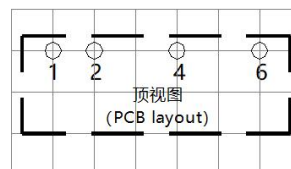
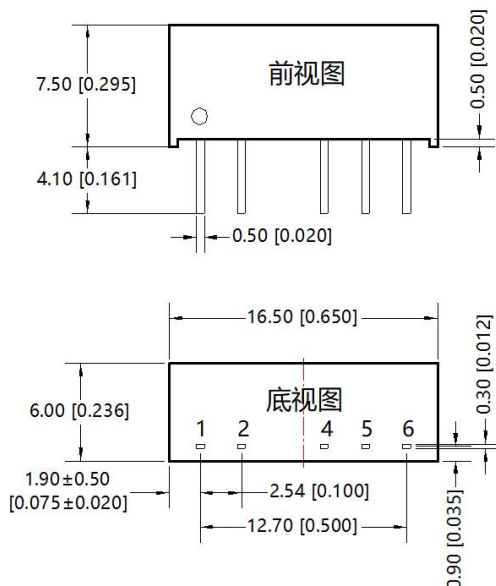
Vin	Cin	Vo	Cout
5VDC	4.7μF/25V	5VDC	10μF/16V
12VDC			

2. EMC 典型推荐电路



EMI	C1/C2	4.7μF /50V
	CY	270pF/2kV
	C3	参考图 3 中 Cout 参数
	LDM	6.8μH

第三角投影



注: 栅格距离为2.54*2.54mm

引脚	功能
1	Vin
2	GND
4	0V
5	No Pin
6	+Vo

注:

尺寸单位: mm[inch]

端子截面公差: ±0.10[±0.004]

未标注之公差: ±0.25[±0.010]

注:

1. 包装包编号: 58200113V;
2. 若产品工作于最小要求负载以下, 则不能保证产品性能均符合本手册中所有性能指标;
3. 最大容性负载均在输入电压范围、满负载条件下测试;
4. 除特殊说明外, 本手册所有指标都在 $T_a=25^{\circ}\text{C}$, 湿度<75%RH, 标称输入电压和输出额定负载时测得;
5. 本手册所有指标测试方法均依据本公司企业标准;
6. 产品涉及法律法规: 见“产品特点”、“EMC 特性”;
7. 我司产品报废后需按照 ISO14001 及相关环境法律法规分类存放, 并交由有资质的单位处理。