

A12009CTA 9-24V 输入定压推挽原边控制器

特点

- 用于推挽控制
- 内置功率管，外围简单
- 启机限定功率管电流
- 可自恢复的短路和过温保护
- 欠压保护
- 满足 9-24V 输入，3.3-24V 输出 1-3W 的应用
- 具备 220uF-4000uF 的容性负载能力
- 功率管瞬态耐压高达 95V

封装

器件型号	封装	
A12009CTA	TSOT-23-6	

丝印详情见订购信息

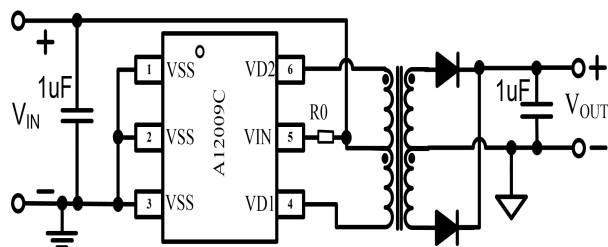
应用范围

- RS485/RS232/CAN 等低功耗隔离电源
- DC-DC 隔离变换器
- 分布式电源

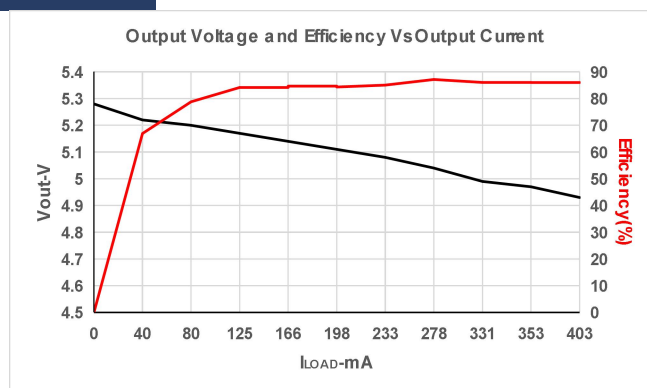
功能描述

A12009C 是一款原边推挽控制器，专门针对隔离接口应用中的小外形尺寸隔离电源而设计。只需匹配简单外围电路即可实现 9-24V 输入、3.3-24V 输出，功率为 1-3W 的隔离电源。该芯片包含一个振荡器、两路驱动和两个功率开关管，每一路驱动控制原边一个绕组的电流流向。每一路包括一个功率 NMOS 管，两路交替驱动实现原边推挽控制，内部逻辑确保两个功率管开关之间的先开后合操作。此外，A12009C 还集成了欠压和过温等多种保护功能，保证变换器的可靠性。其软启动特性可防止启机过程中的大电流冲击；短路计时和限流驱动的设计让容性负载能力和短路保护能力相互解耦；根据输入电压和温度的变化调节短路保护阈值，让容性负载和短路保护的一致性，不受输入和温度的影响。

典型应用电路



功能曲线

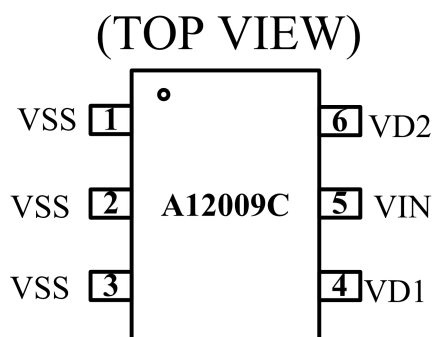


目 录

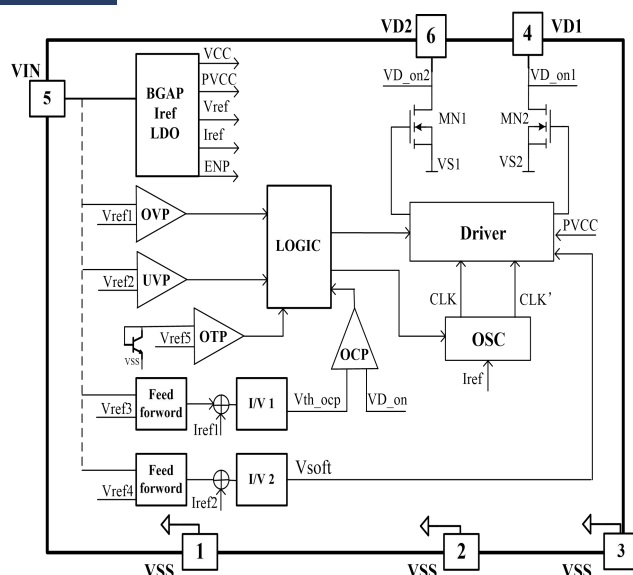
特点.....	1	推荐工作参数.....	4
封装.....	1	电学特性.....	4
应用范围.....	1	典型曲线.....	5
功能描述.....	1	参数测量信息.....	5
典型应用电路.....	1	特点描述.....	6
功能曲线.....	1	产品工作模式.....	7
引脚封装.....	3	拓展输出设计.....	8
内部框图.....	3	应用电路.....	9
引脚描述.....	3	电源使用建议.....	9
极限额定值.....	3	订购、丝印、封装及包装信息.....	10

A12009CTA

引脚封装



内部框图



引脚描述

编号	名称	I/O	描述
2	VSS	P	地，通过封装金属框架与芯片底部充分粘贴在一起，是芯片的小信号地电位
1, 3	VSS	P	功率地，两个 MOS 功率管的源极
4	VD1	I	内置功率管漏极，分别连接变压器原边两个绕组的一个端口
6	VD2	I	
5	VIN	P	芯片电源端口

极限额定值

下列数据是在自然通风，正常工作温度范围内测得（除非另有说明）。

参数		最小值	最大值	单位
输入电压	V_{VIN}	-0.4	72	V
功率 MOS 管漏极电压	V_{VD1}/V_{VD2}	-0.4	75	
功率 MOS 管漏极电压（瞬态）	V_{VD1}/V_{VD2}	-0.4	95	
工作结温范围	T_J	-40	150	℃
存储温度	T_{STG}	-55	150	
焊接温度（10S 时间内允许芯片过回流焊的温度）		--	260	
静电放电（ESD）额定值	人体模型（HBM）	-2500	2500	V
	充电设备模型（CDM）	-1000	1000	

注: 1.若超出“最大额定值”表内列出的应力值,可能会对器件造成永久损坏。长时间工作在极限额定条件下,器件的可靠性有可能会受到影响。所有电压值都是以大地(GND)为参考基准。电流是指定端子的正输入,负输出。

2.功率管漏极瞬态电压测试条件: $V_{VIN}=0V$, $T_{pulse}=100\mu s$.

A12009CTA

推荐工作参数

若无特殊说明，下列参数都是在常温常压， $V_{VIN}=24V$ 。

推荐工作条件		最小值	最大值	单位
输入电压	V_{VIN}	8	30	V
功率 MOS 管漏极电压	V_{VD1}/V_{VD2}	0	60	
VD1/VD2 开关电流(启机阶段)	I_{VD1}, I_{VD2}	180	750	mA
工作频率	F_{sw}	238	282	KHz
工作结温	T_J	-40	125	°C

电学特性

若无特殊说明 $V_{VIN}=24V$ ，环境温度为 25°C（除非另有说明）。

符号	对应参数	测试条件	最小值	典型值	最大值	单位
芯片电源提供端（VIN 引脚）						
V _{VIN}	电压工作范围		8	--	30	V
I _{RUN}	芯片工作电流	VD1 引脚和 VD2 引脚悬空	--	0.75	1	mA
I _{START}	V _{VIN} 欠压锁定时 I _{VIN}	V _{VIN} =3V	--	--	350	uA
V _{VIN_ON}	启动电压	V _{VIN} 电压从低往上	--	7.3	7.8	V
V _{VIN_OFF}	V _{VIN} 欠压锁定电压	V _{VIN} 电压从上往下	6	6.4	6.9	
T _{OTP}	过温保护温度	环境温度由低到高	--	165	--	℃
T _{OTPH}	过温保护回差	环境温度由高到低	--	36	--	
功率管漏极端口（VD1/VD2 引脚）						
B _{VDSS}	功率管击穿电压	V _{VIN} =0V，I _{DS} =100uA	75	96	--	V
B _{VDSSTRAN}	功率管瞬态击穿电压	V _{VIN} =0V，Tpulse=100us	95	120	--	
R _{NDS_ON}	NMOS 导通内阻	V _{VIN} =24V，T _J =25℃，I _{DS} =0.5A	--	1	--	Ω
		V _{VIN} =24V，T _J =100℃，I _{DS} =0.5A	--	1.5	--	
I _{SOFT}	软启动电流	V _{VIN} =9V，V _{VD1} =V _{VD2} =5V	450	--	750	mA
		V _{VIN} =24V，V _{VD1} =V _{VD2} =5V	180	--	350	
内部时间参数						
F _{OSC}	工作频率	VD1、VD2 悬空	--	260	--	kHz
T _{DEAD}	死区时间 MAX	VD1 和 VD2 串接 100Ω/1W 的功率电阻	--	260	340	ns
T _{D_OSP}	短路保护延迟时间	固定工作频率 fsw 下 T=1/fsw	--	2 ¹² +2 ¹³	--	T
T _{SLEEP}	短路保护休眠时间	固定工作频率 fsw 下 T=1/fsw	--	2 ¹⁸	--	

注：死区时间测试标准：图 7 电源 V2 为 5V 时，VD1 上升至 0.5V 到 VD2 下降至 0.5V 或 VD2 上升至 0.5V 到 VD1 下降至 0.5V。

典型曲线

若无特殊说明，以下典型特性曲线都是在 $V_{IN}=24V$, $T=25^{\circ}C$ 下得到。典型曲线均由图 5 和图 7 所示的测试电路测试得到。

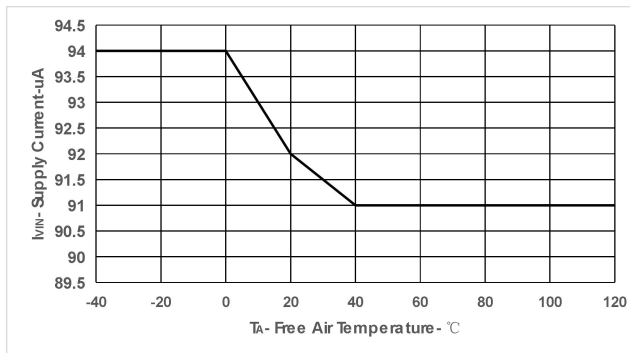


图 1 VIN 平均供应电流 VS 环境温度

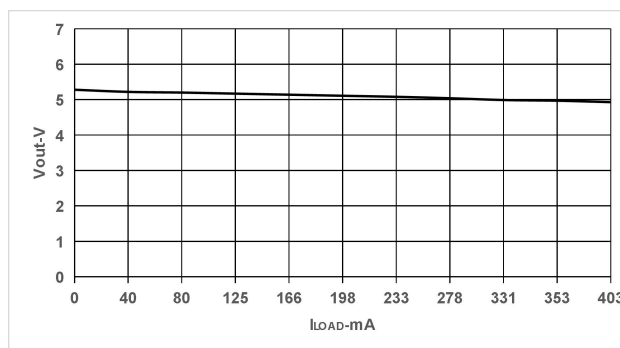


图 2 输出电压 VS 负载电流

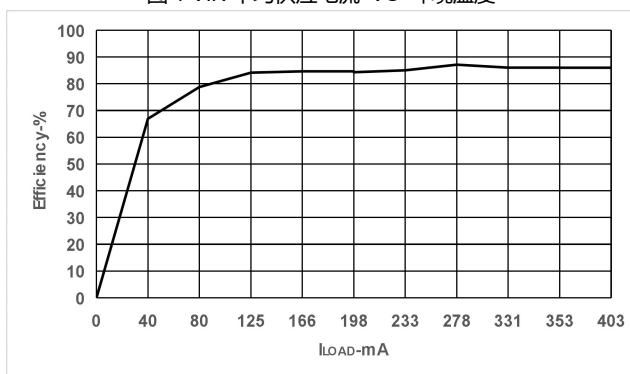


图 3 效率 VS 负载电流

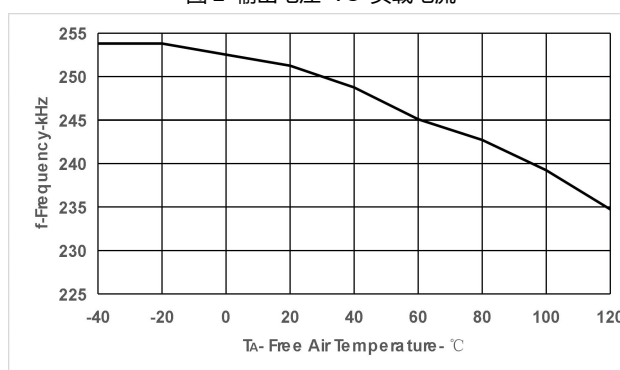


图 4 MOS 管开关频率 VS 环境温度

参数测量信息

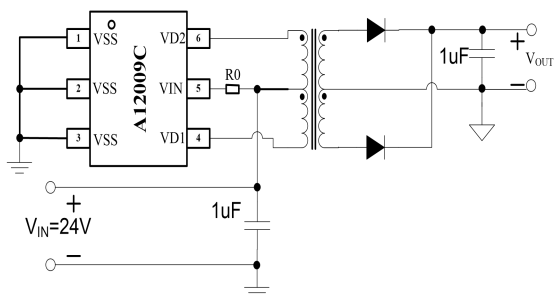


图 5 功能曲线测试电路原理图

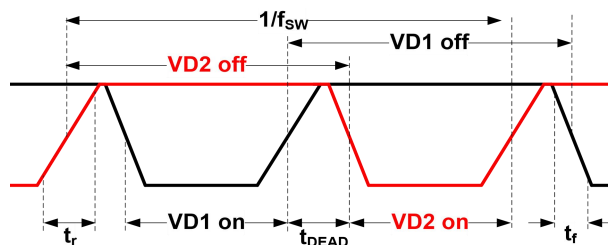


图 6 电路时序图

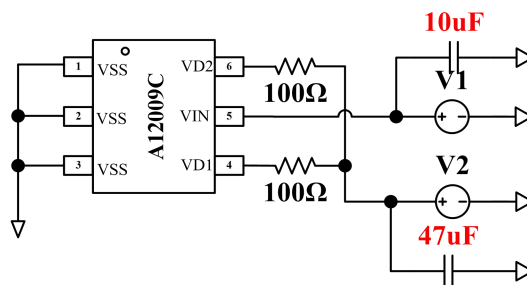


图 7 开关特性测试电路原理图

特点描述

(1) 推挽变换器

如图 8、9 所示，推挽变换器是用一个带中间抽头的变压器，实现原边到副边的能量传递的。

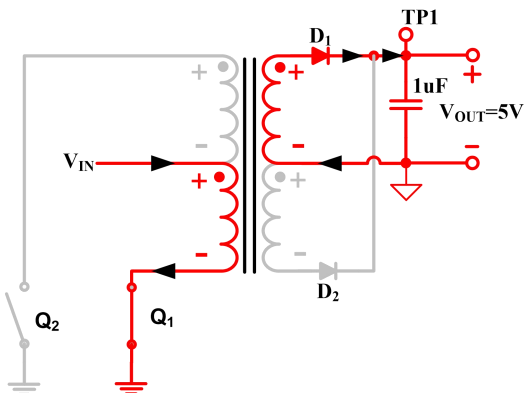


图 8 推挽变换器的开关周期 1

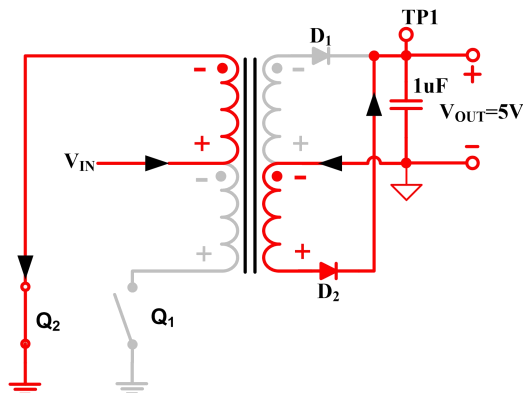


图 9 推挽变换器的开关周期 2

两个功率 MOS 管 Q1、Q2 的漏极 VD1、VD2 的驱动波形如图 6 所示，两个 MOS 管交替导通，且这两个导通时段的时长相等，并且这两个导通时段之间还有一小段时间 t_{BBM} 两个功率管都不导通。也就是说，两个 MOS 管的驱动电平在时序上是准互补的，即一个管子开通时另一个管子关断，但是在切换的交越处有一小段死区时间，以保证两个管子不同时导通而发生电流倒灌。如图 8 红色高亮部分所示，当 Q1 导通时，输入电压 V_{IN} 驱动一个电流，经变压器原边绕组的下半部分、Q1 到参考地，同时副边绕组的感应电动势通过二极管 D1 给输出电容充电；相同地，如图 9 所示，当 Q2 导通时，感应电动势通过二极管 D2 给输出电容充电。如此不断反复，在电源变换器的副边得到所需的供电电源。

(2) 磁芯磁化

图 10 为推挽变换器的理想磁化曲线，纵轴为磁通密度 B（又称磁感应强度），横轴为磁场强度 H。当 Q1 导通时，磁通从 A 点推到 A' 点；同样地，当 Q2 导通时，磁通又从 A' 点拉回 A 点，如此反复产生的磁通密度 B 与原边绕组的电压 V_L 和 MOS 管导通时间 t_{ON} 的乘积成比例，可用下述公式描述：

$$B \approx V_L \times t_{ON}$$

这个伏秒乘积 $V_L \times t_{ON}$ 定义了每个开关周期的磁化。如果上述“推”、“拉”阶段的伏秒乘积不是完全相同的，就会产生小的直流分量引起磁通的偏移。如果平衡无法恢复，那么磁通偏移会在接下来的每个开关周期中逐渐增加，使得磁芯趋于饱和。这种磁通偏移的现象通常是因为两个功率开关器件的导通电阻或开关速度不相等引起的。虽然借助半导体集成电路工艺的高匹配优势，将两个功率器件集成到同一个晶圆上，使得导通电阻或开关速度近似相等，但是仍旧会有制造误差，使得导通时间存在微弱的偏差量。

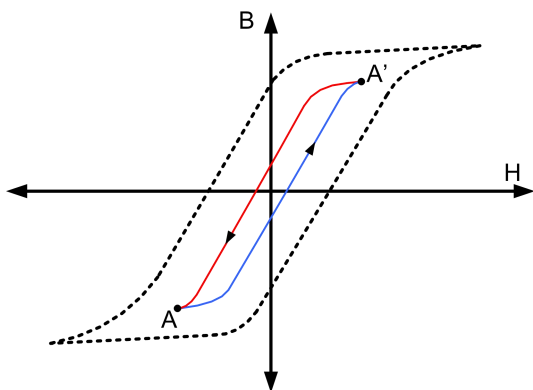


图 10 磁化曲线

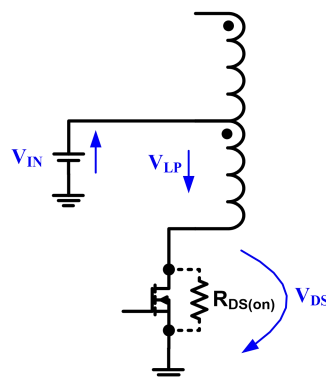


图 11 自适应的正温度系数的 $R_{DS(on)}$

所幸的是，功率 MOS 管的导通电阻 $R_{DS(on)}$ 是正温度系数的，借助这个特性，A12009C 有一个自修正效应，抑制伏秒不平衡。在两个 MOS 管的导通时间存在微弱的偏差量的情况下，导通时间 t_{ON} 较长的那个管子的产生热量相对较大，管子的温度升高，使 $R_{DS(on)}$ 提高，则在负载不变的导通期间，这个管子的漏源电压 V_{DS} 相对较大；如图 11 所示，原边绕组的电压 V_L 满足 $V_L = V_{IN} - V_{DS}$ ，因此 t_{ON} 较大的 V_L 会逐渐减小，以使伏秒平衡恢复。

A12009CTA

产品工作模式

A12009C 有三种工作模式，分别为启动模式，推挽稳态模式和短路保护模式。

在启动模式中，A12009C 为输出电容提供了足够的充电时间，避免了刚启机时，因输出电容电压过低，而被误认为输出短路，进而导致启机异常；同时在启动模式下 MOS 管工作一直处于限流驱动状态，“限流驱动状态”即是 MOS 管开通时的驱动电压被限，使得通过 MOS 管的电流被限定在器件安全范围值内，即原边输出开关电流，限制为 ISOFT，实现系统软启动，从而避免了过流冲击和发热过大。

在推挽稳态模式中，MOS 管一直处于充分驱动状态，“充分驱动状态”即 MOS 管工作在开关状态，导通电压非常小，保证了变换器的效率。

在短路保护模式中，进入休息状态时，会停止驱动变换器，把在启动模式所产生的热量散发掉，之后才会再次返回启动模式。

这三种工作模式可无死角切换，只要出现输出短路的异常情况，就会在启动模式和短路保护模式中来回切换，不断循环；当异常情况消失后，又会自动恢复到推挽稳态模式。全面保证了变换器的可靠性，同时又不影响变换器正常工作时的性能。

启动模式

在变换器刚启动时输出电容的电压为零，变换器首先进入的是启动模式，流程示意图如下图 12 所示，即：开始→以限流驱动方式驱动所选 MOS 管→检测 MOS 管导通电压(V_{VD1} 、 V_{VD2})→判断电压(V_{VD1} 、 V_{VD2})是否大于设定值。

若(V_{VD1} 、 V_{VD2})大于设定值，则累计过压持续的时间→判断持续时间是否超出 $T_{D_OSP}(47ms, typ,)$ 。若超出，则进入短路模式；若未超出，则再次选择限流驱动，继续循环；

若(V_{VD1} 、 V_{VD2})不大于设定值，则进入推挽稳态模式。

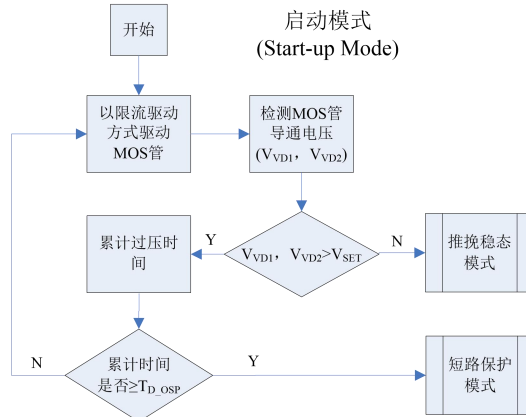


图 12 启动模式流程图

推挽稳态模式

如果变换器输出没有短路，在启动模式中，输出电容的电压在不断循环充电中逐渐增加，等到 MOS 管导通电压小于等于设定值时，变换器就会进入推挽稳态模式，流程示意图如下图 13 所示，即：确定 MOS 管导通电压小于等于设定值→以充分驱动方式驱动所选 MOS 管→检测 MOS 管导通电压→判断电压(V_{VD1} 、 V_{VD2})是否大于设定值。

若 MOS 管导通电压大于设定值，则跳入启动模式的计时循环；反之，则返回“以充分驱动方式驱动所选 MOS 管”，如此反复地循环。这就是启机后变换器的正常工作状态，MOS 管是被充分驱动的，即 MOS 管工作于开关状态下，导通电阻小，损耗小而效率高。

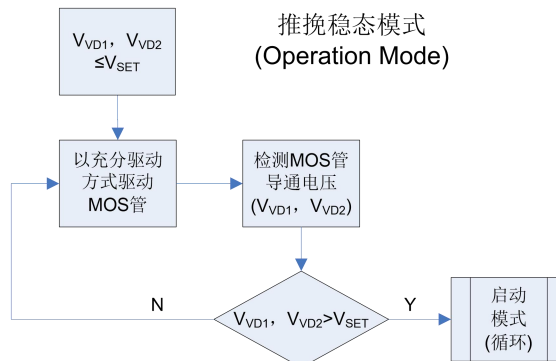


图 13 推挽稳态模式流程图

A12009CTA

短路保护模式

如果变换器输出正处于短路状态，在启动模式中始终检测到 MOS 管的导通电压大于设定值，会有累计过压持续时间超过 $T_{D_OSP}(47ms, typ.)$ 的情况，这时 A12009C 会停止驱动 MOS 管，并且开始计算停止驱动 MOS 管的时间，待到计时 $T_{SLEEP}(1s, typ.)$ 后重新开始工作，返回启动模式。

短路保护模式的流程图如图 14 所示：确定累计过压持续时超过 T_{D_OSP} →停止驱动，开始计时→计时完毕→返回启动模式。可见，如果一直处于输出短路状态下，变换器就会在短路保护模式和启动模式中循环工作。

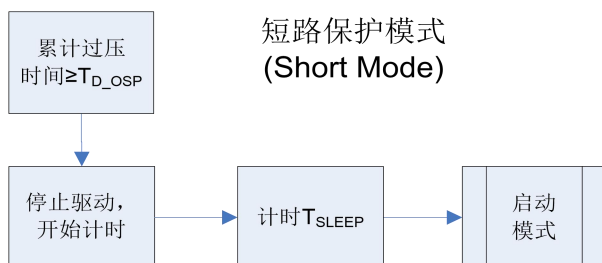


图 14 短路保护模式流程图

拓展输出设计

A12009C 芯片用来驱动推挽电路，可以使输出电压更高。

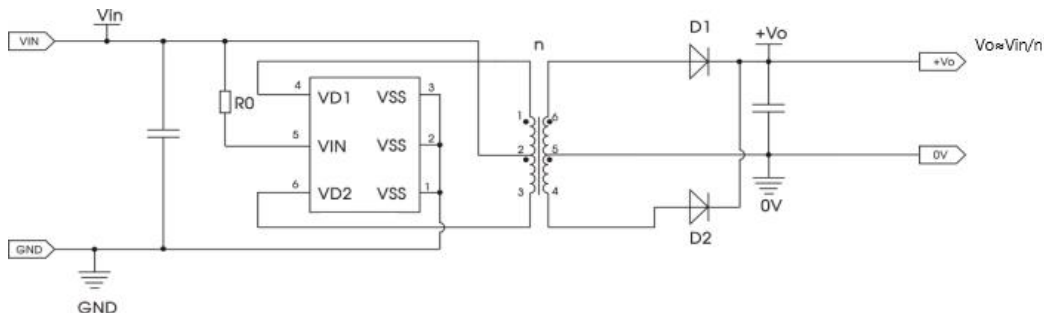


图 15 拓展电路一

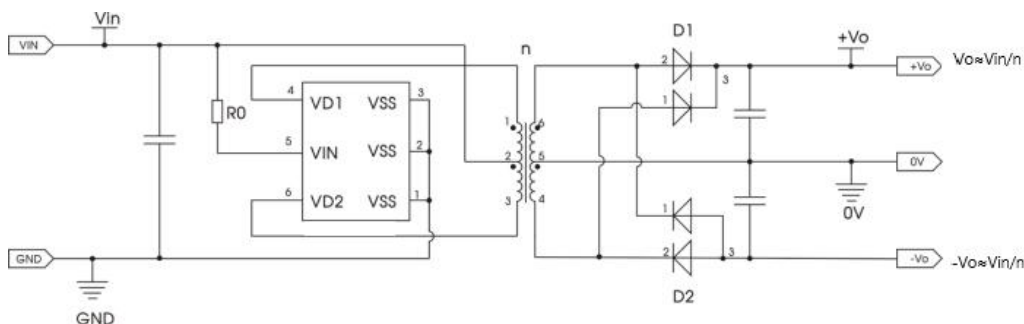


图 16 拓展电路二

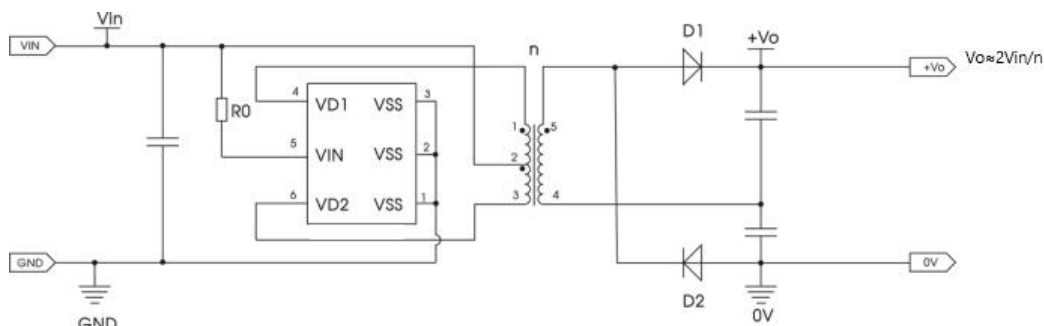


图 17 拓展电路三

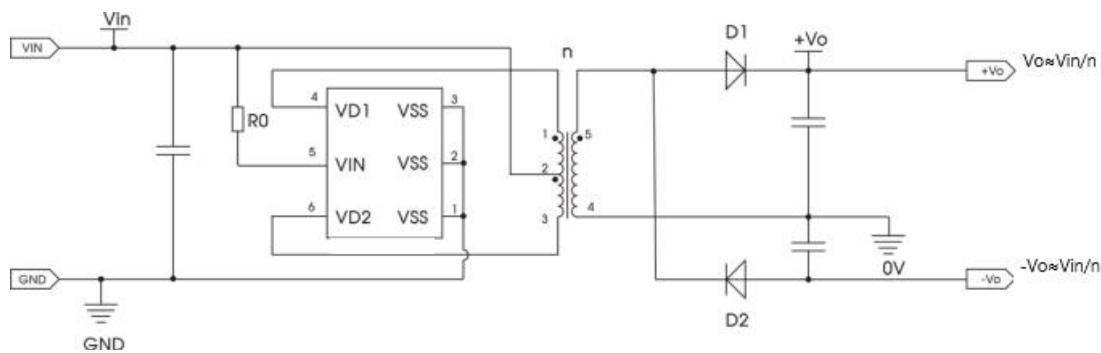


图 18 拓展电路四

注：n=原边:副边。

应用电路

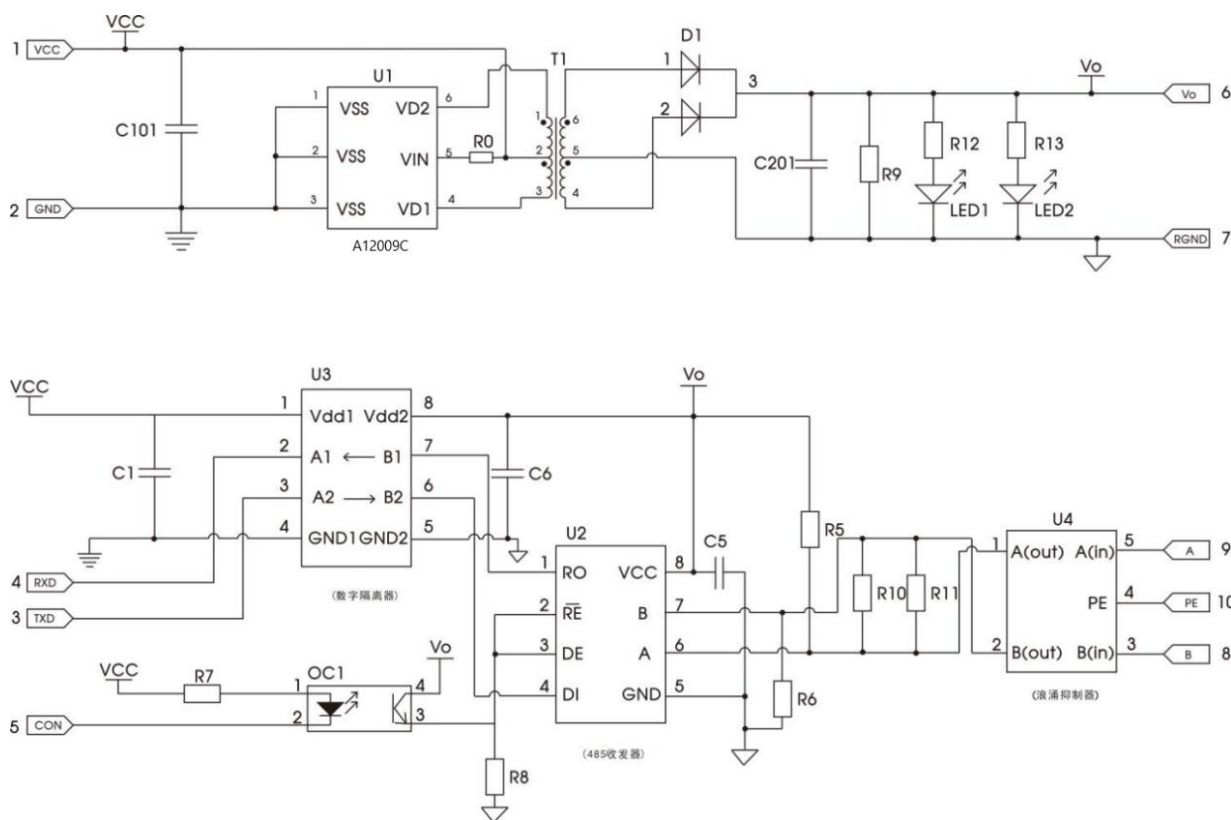


图 19 应用电路一

变压器简介:变压器原副边隔离电压 3000VDC, 允许工作温度-40℃~+125℃ (含磁芯温升), 封装尺寸为 12.5*8.6*6mm, 搭配我司 IC-A12009CTA 设计, 用于 12V 输入, 输出需求功率不大于 1W 的电隔离场景, 如: 纯数字电路, 模拟采集电路, 数据交换电路

电源使用建议

如果输入电源不够稳定或干扰较大, 建议在 IC A12009CTA 前端加 4.7uF 以上电容; 如果对 EMI 性能要求较高, 请在模块前端加电容与电感进行滤波; 如果对空载电压有较高要求, 在模块滤波电容后加电阻, 作为假负载使用; 建议 IC4、6 脚到变压器的连接线尽可能短。

电阻 R0 用于提高 Vin 引脚的抗热插拔输入尖峰能力, 建议 Vin 为 12V 加 10Ω, 24V 输入下加 100Ω。

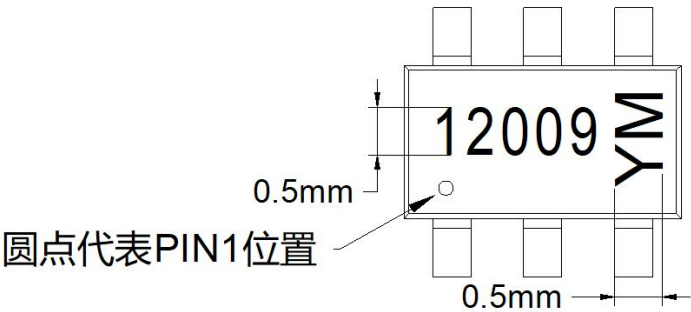
A12009CTA

订购信息

产品型号	封装	引脚数	丝印	卷带包装
A12009CTA	TSOT-23-6	6	12009YM	3K/盘

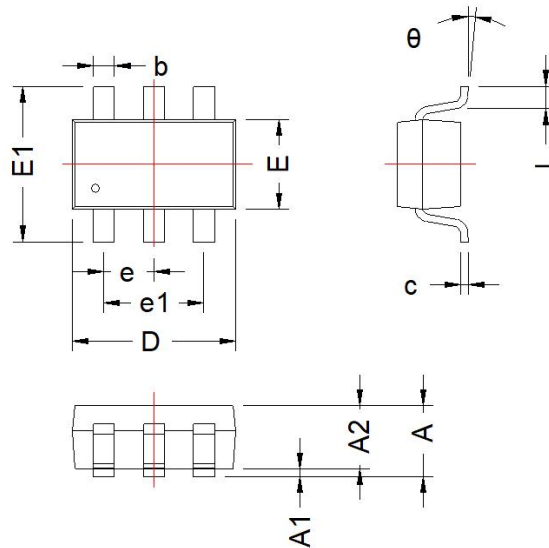
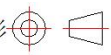
产品型号与丝印说明
A12009XYZ:
(1) A12009, 产品代码;
(2) X = A-Z, 版本代码;
(3) Y = T, 封装代码; T: TSOT 封装;
(4) Z = C, I, A, M, 温度等级代码; C: 0℃-70℃, I: -40℃-85℃, A: -40℃-125℃, M: -55℃-125℃。
(5) YM: 产品溯源代码; Y 产品生产年份代码, M 产品生产月份代码。

丝印信息



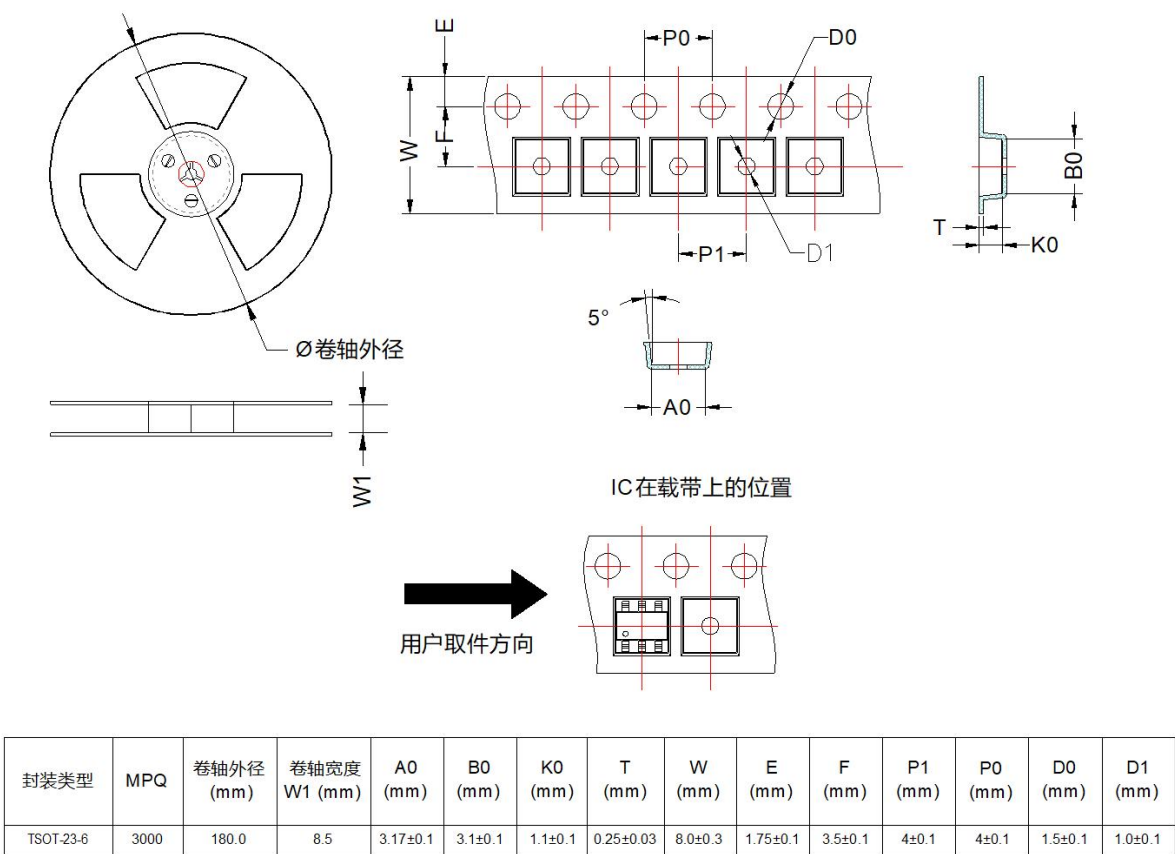
注:
1、字体: Arial;
2、字符尺寸: 高度0.5mm, 字符间距0.1mm。

封装信息

第三角投影 

TSOT-23-6				
标识	尺寸(mm)		尺寸(inch)	
	Min	Max	Min	Max
A	--	0.90	--	0.035
A1	0.00	0.10	0.000	0.004
A2	0.70	0.80	0.028	0.032
D	2.82	3.02	0.111	0.119
E	1.60	1.70	0.063	0.067
E1	2.65	2.95	0.104	0.116
L	0.30	0.60	0.012	0.024
b	0.35	0.50	0.014	0.020
e	0.95 TYP		0.037 TYP	
e1	1.90 TYP		0.075 TYP	
c	0.08	0.20	0.003	0.008
θ	0°	8°	0°	8°

包装信息



注：最小起订量为最小包装量，订单量需为 MPQ 的整倍数。